



DITEN

Dipartimento di Ingegneria Navale, Elettrica, Elettronica e delle Telecomunicazioni
Scuola Politecnica, Università degli Studi di Genova

Corsi di Studio in Ingegneria Elettrica

Alberto Giordano

Qualifica: Professore Associato, tempo pieno

Settore Scientifico-Disciplinare: ING-INF/05

Indirizzo: Via Opera Pia, 13

Telefono: +39 010 3532739

Mobile: +39 328 1003200

Fax: +39 010 8933534

E-mail: giordano@unige.it

Ambiti di insegnamento e ricerca

Fondamenti di Informatica – Sistemi di elaborazione, servizi di rete e comunicazioni wireless

Breve Curriculum Vitae

Dopo la laurea, conseguita con lode nel 1977, ho trascorso un triennio presso l'Institut fuer Informatik IV e presso la Fraunhofer Gesellschaft di Karlsruhe in Germania dove ho svolto attività di ricerca sulle nuove tecnologie nei campi della microelettronica e dei sistemi di visione in campo industriale. Al rientro in Italia ho svolto inizialmente la mia attività nel campo delle architetture dei sistemi di elaborazione grazie al supporto di diverse borse di studio e poi, dal 1984, come ricercatore universitario presso il dipartimento DIST dell'Università di Genova. Dal 1992 sono professore associato di Sistemi di Elaborazione presso la stessa Università. Ho partecipato a diversi progetti di ricerca grazie a finanziamenti sia pubblici che privati nelle aree delle architetture informatiche, delle reti di comunicazione e dei relativi servizi. Il lavoro svolto è documentato dalla partecipazione a congressi e da diverse pubblicazioni scientifiche sia in ambito nazionale che internazionale. Le attività da me svolte hanno compreso negli anni una crescente collaborazione professionale con società ed istituzioni sia pubbliche che private per lo studio, la progettazione e la realizzazione di sistemi nell'ambito delle applicazioni e dei servizi basati sull'informatica e sulle telecomunicazioni. Le competenze acquisite mi hanno infine permesso, da diversi anni, di affiancare alle mie attività quella di consulenza tecnica negli ambiti di competenza per diversi Tribunali Giudiziari.

Pubblicazioni significative

1. A. Giordano and D. Paul, "Untersuchung von Diodenzeilen fuer die Verarbeitung von Halbtonbildern", Elektronikpraxis Zeitung, n.12, , Dec. 1980.
 2. A. Giordano and M. Maresca, "L'evoluzione dell'architettura nel microprocessore", Rivista di Informatica 14, 1 (Jan. 1984).
 3. M. Aicardi, F. Davoli and A. Giordano, "Radio-ISA-Net: a centralized single-hop packet radio network for PC to mainframe interconnection", IEEE Journal on Selected Areas in Communications 7, 2 (February 1989).
 4. M. Aicardi, F. Davoli, A. Giordano, "Design and analysis of an MAC-Layer Protocol for a Car-to-Infrastructure Packet Radio Network", IEEE Transactions on Vehicular Technology Vol. 41 Number 2 May 1992.
 5. R. Bolla, F. Davoli, A. Giordano "Estimating road traffic parameters from mobile communications", Proc. 7th World Congress on Intelligent Transportation Syst. (ITS 2000) Torino, Italy, Nov. 2000.
 6. P. Baglietto, M. Maresca, F. Moggia, M. Stecca, A. Giordano "Piattaforme per servizi applicativi in rete", Mondo Digitale, n.2, Giugno 2010.
-